

Année de la Formation/Domaine/Mention : M2 STS Electronique, énergie électrique, automatique
 Parcours-type : Microélectronique Intégration des Systèmes Temps Réels Embarqués
 Parcours pédagogique (le cas échéant) :
 Responsable de la Formation : Julien PERNOT

Code Diplôme : PAMEEA1
 Code VDI : 166
 Code Etape : PAM2IS
 Code VET : 160

Date approbation CFVU : 13/06/2019
 N° de version dans l'accréditation : 4
 Formation Initiale/Formation Continue
 Présentiel
 Alternance/Contrat Professionnel
 Alternance/Apprentissage

Responsable de l'Année : Olivier ROSSETTO

Intitulé de l'UE (le cas échéant, les intitulés des EC et des matières sous les UE)	Cours mutualisés (le cas échéant)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	CONTRÔLE DES CONNAISSANCES								NOMBRE D'HEURES					
						1ère session				Session de rattrapage				CM	TD	CM/TD	TP		
						Contrôle Continu (CC)	Coef. (1) ou %	Examen Terminal (ET)	Si écrit, durée	Coef. (2) ou %	Contrôle Continu: report	Coef. (1) ou %	Examen terminal					Si écrit, durée	Coef. (2) ou %
SEMESTRE 9																			
Systèmes matériel		PAX9ISAA	O	6	2														
Conception de systèmes numériques 1						Ecrit rapport	0,15	Ecrit	2h	0,25	Oui	0,15	Ecrit ou oral	2h	0,25	8			12
Conception de systèmes numériques 2								Ecrit	2h	0,8			Ecrit ou oral	2h	0,8	16	12		
Modélisation des systèmes numériques (VHDL)						Ecrit rapport	0,3	Ecrit	2h	0,5	Oui	0,3	Ecrit ou oral	2h	0,5	24			20
Informatique et réseau		PAX9ISAB	O	6	2														
Calcul embarqué						Ecrit rapport	0,33	Ecrit	2h	0,67	Oui	0,33	Ecrit ou oral	2h	0,67	18			12
supervision réseau						Ecrit rapport	0,33	Ecrit	2h	0,67	Oui	0,33	Ecrit ou oral	2h	0,67	12			12
Projet		PAX9ISAC	O	9	3	Ecrit rapport + soutenance	3				Oui	3							
Informatique et architecture		PAX9ISAD	O	6	2														
Architecture						Ecrit rapport	1				Oui	1				24	18		
systèmes temps réels						Ecrit rapport	0,33	Ecrit	2h	0,67	Oui	0,33	Ecrit ou oral	2h	0,67	21			28
3 ECTS à choisir parmi :																			
Conception de systèmes sur puce		PAX9ISAE	X	3	1														
Spécification et preuve								Ecrit	2h	0,3			Ecrit ou oral	2h	0,3	12			
Méthodologie et outils								Ecrit	2h	0,35			Ecrit ou oral	2h	0,35	8			
Test						Ecrit rapport	0,1	Ecrit	2h	0,25	Oui	0,1	Ecrit ou oral	2h	0,25	12			8
Traitement de l'information		PAX9ISAF	X	3	1														
Automatisme						Ecrit rapport	0,15	Ecrit		0,35	Oui	0,15	Ecrit ou oral		0,35	8			12
Traitement d'images						Ecrit rapport	0,15	Ecrit		0,35	Oui	0,15	Ecrit ou oral		0,35	8			12
				Total ECTS / Semestre	30									Total Nbre d'heures	171,00	30,00	0,00	116,00	

Commentaires :

Année de la Formation/Domaine/Mention : M2 STS Electronique, énergie électrique, automatique Parcours-type : Microélectronique Intégration des Systèmes Temps Réels Embarqués Parcours pédagogique (le cas échéant) : Responsable de la Formation : Julien PERNOT Responsable de l'Année : Olivier ROSSETTO	Code Diplôme : PAMEEA1 Code VDI : 166 Code Etape : PAM2IS Code VET : 160	Date approbation CFVU : 13/06/2019 N° de version dans l'accréditation : 4 Formation Initiale/Formation Continue Présentiel Alternance/Contrat Professionnel Alternance/Apprentissage
--	---	---

Intitulé de l'UE (le cas échéant, les intitulés des EC et des matières sous les UE)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	Règle du Max <i>(partie à remplir pour les formations qui utilisent cette règle)</i>					
					1ère session			Session de rattrapage		
					OUI nouveau coef. CC ou %	OUI nouveau coef. ET ou %	NON	OUI nouveau coef. CC ou %	OUI nouveau coef. ET ou %	NON
SEMESTRE 9										
Systèmes matériel	PAX9ISAA	O	6	2			X			X
Informatique et réseau	PAX9ISAB	O	6	2			X			X
Projet	PAX9ISAC	O	9	3			X			X
Informatique et architecture	PAX9ISAD	O	6	2			X			X
Conception de systèmes sur puce	PAX9ISAE	X	3	1			X			X
Traitement de l'information	PAX9ISAF	X	3	1			X			X

Commentaires :

Année de la Formation/Domaine/Mention : M2 STS Electronique, énergie électrique, automatique Parcours-type : Microélectronique Intégration des Systèmes Temps Réels Embarqués Parcours pédagogique (le cas échéant) : Responsable de la Formation : Julien PERNOT Responsable de l'Année : Olivier ROSSETTO	Code Diplôme : PAMEEA1 Code VDI : 166 Code Etape : PAM2IS Code VET : 160	Date approbation CFVU : 13/06/2019 N° de version dans l'accréditation : 4 Formation Initiale/Formation Continue Présentiel Alternance/Contrat Professionnel Alternance/Apprentissage
--	---	---

Intitulé de l'UE (le cas échéant, les intitulés des EC et des matières sous les UE)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	Règle du Max <i>(partie à remplir pour les formations qui utilisent cette règle)</i>					
					1ère session			Session de rattrapage		
					OUI nouveau coef. CC ou %	OUI nouveau coef. ET ou %	NON	OUI nouveau coef. CC ou %	OUI nouveau coef. ET ou %	NON
SEMESTRE 10										
Connaissance de l'industrie microélectronique	PAXXISAA	O	3	1			X			X
Anglais	PAXXANGM	ETC	3	1			X			X
Enseignement Transversal à Choix proposé par l'établissement		ETC	3	1			X			X
Stage	PAISXTAA	O	24	8			X			X

Commentaires :